⑲ 日本国特許庁(JP)

⑩特許出願公開

# ⑫ 公 開 特 許 公 報 (A) 昭61 - 139296

⑤Int Cl.⁴

識別記号

庁内整理番号

❸公開 昭和61年(1986)6月26日

H 02 P 7/63 H 02 M 7/48 K-7531-5H 6957-5H

審査請求 未請求 発明の数 1 (全5頁)

図発明の名称 電圧形インバータの制御方法

②特 願 昭59-260061

②出 願 昭59(1984)12月11日

⑩発 明 者 宮 下 一 郎 大和市上草柳字扇野338番地1 東洋電機製造株式会社技

術研究所内

①出 願 人 東洋電機製造株式会社 東京都中央区八重州2丁目7番2号

明細 福

1. 発明の名称

電圧形インパータの制御方法

2. 特許請求の範囲

直流電源もしくは整流電源からインパータ回路を介して交流電動機を駆動する電圧形インパータにおいて、前記インパータ回路の出力電圧一定領域における出力電圧一周期360°のうちの0°および180°を挟む前後の所定の位相区間を、相電位の平均値が等から最大値までの直線的に調節する如くパルス幅変調することにより、出力電圧平均値を台形波状に変化させるようにしたことを特徴とする電圧形インパータの制御方法。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は選圧形インパータを可変電圧・可変周波数電源(以下 VVVFと称する)として効用し交流電動機を駆動する制御方法に係り、特に出力電圧一定領域において低周波脈動電圧を低減化したパルス幅変調(以下 PWM)制御方式による電圧形

インパータの制御方法に関する。

〔従来技術とその問題点〕

交流電動機を電圧形インパータで駆動する場合、 低速時はPWMを行い出力電圧および周波数がほぼ 比例するようにし、かつ所定速度に達すると出力 電圧も供給直流電圧で決まる最大値に達するよう にしておき、その所定速度以上では電圧最大のま ま周波数のみ増大させて定出力制御を行うことは よく知られた技術である。特に、低速時には出力 電圧を正弦波状にPWM制御することより、電動機 トルク脈動を抑制する技術が広く採用されている。 第3図は本発明に係る電圧形インパータの主回 路構成例を示すもので、1,1'は直流電源もしく は整流電源の正母線,負母線、2はフィルタコン デンサ、3はインパータ回路、4は交流電動機で ある。とこに、インパータ回路3はGTOサイリス タやSIサイリスタもしくは強制消弧付サイリスタ などのサイリスタ THi~ THsとダイオードDi~Ds からなるものであり、R.S.Tは交流電動機4

への相を示している。

すなわち、第3図に示すものは正母被1,負母総1'より直流電圧Enをフィルタコンデンサ2を介してインパータ回路3に供給し、インパータ回路3の出力線が交流電動機4の巻線に接続され、インパータ回路3の各交流出力端子は常に容量の大きいフィルタコンデンサ2で低インピーダンス化された正母練1または負母線1'につながるようにサイリスタTH1~THeを通覚するものとなる。

この種の電圧形インパータにおいては従来前述 した如きPWM制御が用いられて電動機駆動を行う ものであり、第4図に示す制御方式が採用される ものとなっていた。

第4図は従来方式の一パルス領域の波形例を示すもので、VR、Vs、VTは相選圧、 VBS、VST、VTR は線間電圧、 VBM は交流電動機 4 の風形結線の R 相コイルにかかる電動機印加電圧である。

このように電動機速度が上昇して所定の速度Viに達すると無変調の矩形波になり、電動機印加電圧 VRM は低速時に正弦波状の変調によって滑らかな 波形が得られたとしても、速度Vi以上では例示の

その前後の区間(-30°~30°)、(150°~210°)の位相において、平均値が台形波Bで示したように直線的に零から最大値EDまで変るようにパルス幅が増減されてなる。また、S相とT相についても同様な変調が行われて第1図(ロ・付に示した波形となり、級間電圧 VRs´, VST´, VTR´ の波形および電動機印加電圧 VRM´の波形がこれに対応して第1図(中・)、(中・)に示したようになり、台形波Bの如く平均値が緩やかに変化する波形を得るものである。

いま第1図に示した台形波 B の鎖線区間を $(-\varphi_0)$  と $(\varphi_0)$  とし、ここでPWM による高調液を仮に無視して台形波 B についてフーリェ級数展開すると、R 相電位は第1図(I) よりつぎの如くである。

$$V_{R}' = \frac{2E_{D}}{\pi \varphi_{0}} \left\{ \sin \varphi_{0} \sin \omega t + \frac{\sin 3\varphi_{0}}{3^{2}} \sin 3\omega t + \frac{\sin (2\pi + 1)\varphi_{0}}{(2\pi + 1)^{2}} \sin (2\pi + 1)\omega t + \cdots \right\} \cdots (1)$$

ただし、 w は 第 3 図 に示されるインパー 9 回路 3 の基本 液角 周波 数 である。

てこに、弟4図化に示されるPWM制御を行わない

如くに階段状の彼形になっていた。

### (発明の構成)

本発明は上述したような点に着目しなされたもので、電圧形インパータの出力電圧一周期360°を挟む前後の位相において、相電位の平均値が零から最大値までの間を直線的にそれぞれ増加・減少するようにPWM制御し、出力電圧平均値を合形液状に変化させる出力電圧一定領域の制御を行う格別な方法を提供するものである。以下、本発明を図面に基づいて説明する。

第1図は本発明が適用された一例の一パルス領域の液形を示すもので、Va', Va', Vr'は相電圧、Vas', Var', Vra'は線間電圧、Vasi は電動機印加電圧、Bは相電圧 Va', Va', Vr'と合わせて台形波状を形成する台形波である。ここに、本図の理解を容易にするため第4図と同じ位相について同じスケールで示してある。

第 1 図において例えば()に示した相覧 $\mathbb{E}V_{\mathbf{x}}$ は、第 4 図()に示される相覧 $\mathbb{E}V_{\mathbf{x}}$ とは異なり0° および $\mathbf{180}$ °で電位を単に反転させただけのものでなく、

場合のB相電位はつぎの式(2)の通りである。

$$V_{R} = \frac{2E_{D}}{\pi} \left\{ \sin \omega t + \frac{\sin 3\omega t}{3} + \cdots + \frac{\sin (2n+1)\omega t}{2n+1} + \cdots \right\}$$

かかる式(1),(2)の両者を比較すれば、各次高調波は相電圧 $V_B$ では $\{1/(2n+1)\}$ の大きさであるのに対して、相電圧 $V_B$ では $\{1/(2n+1)^2\}$ に放少している。

基本放は第 1 図に示した波形の相種圧  $V_B'$ で係数  $(\sin \varphi_0/\varphi_0)$  がかかっているが、これは  $(\varphi_0=30^\circ)$  では (0.955),  $(\varphi_0=15^\circ)$  では (0.988) となり、第 4 図に示した波形の相電圧  $V_B$ に対して若干波少するが、高調波の低波の方が使っている。ただし、この第 1 図は  $(\varphi_0=30^\circ)$  について描いたものである。

なお、前配の式(1),(2)には第3高調波が現われるが、三相式の線間電圧波形したがって第1図臼、 (対、)と第4図臼、(対、)公においては第3高調波が打ち消され、一般に平衡した三相式の場合3の 倍類調波は現われない。 また、 $\varphi_0$ を小さくすると係数  $\left\{ \sin\left(2\,n+1\right)\,\varphi_0\right\}$  ( $2\,n+1$ ) $\varphi_0$ ) が低次調放では  $1\,\kappa$ 近くなって基本波の比率が増すが、あまり高調波低級効果がよくない。これは、 $\left(\varphi_0\to 0\right)$ のときその係故が  $1\,\kappa$  近づき、すなわち 第  $4\,$  図  $\kappa$  図  $\kappa$  としたよう  $\kappa$  矩形 放  $\kappa$  近づいていくこと  $\kappa$  対応する。 そのため  $\left(\varphi_0=15^\circ \sim 30^\circ\right)$  保渡とするのが実用的である。 さら  $\kappa$  は、フーリェ 級数の展開式(1) では  $\left(-\varphi_0,\varphi_0\right)$  間を 鎖級のよう  $\kappa$  のよう  $\kappa$  で 現 の 扱いで、 実際 は 変調  $\kappa$  る 高 い 周 波 数 が 表 れる。 これは 変調 回数 か 多 い ほ ど 歌 平均 飯  $\kappa$  近  $\kappa$  く 。

かくの如き PWM 波形の発生についてさらに 綿 2 図を参照して詳述する。

第2図は第1図のPWM被形の発生方法を説明するため示したもので、ここに第1図(イ)の位相 0°付近を拡大したものである。

第2図回は波高値 VAの三角波 A と台形波 B を示し、この波高値 A は制御信号としての動作値であ

TH」と逆相でオン、オフが交互に入れ替る。

これは〔 $0^\circ$ .  $30^\circ$ 〕 のパルス位相および三角波を構成する線分を図示の如くに $\theta_1 \sim \theta_4$ ,  $L_1 \sim L_5$ とすれば、 $\theta_1$ ,  $\theta_2$  …… $\theta_4$ は $(B, L_1)$ ,  $(B, L_2)$  …… $(B, L_4)$ の交点として簡単に求められ、 $(-30^\circ, 0^\circ)$  の間のパルス位相は $(0^\circ, 30^\circ)$  のパルス位相に負号をつけたものである。

そこで、各直線の方程式を求めると、

$$L_0 : y = V_A \left( \frac{\theta}{60} + \frac{1}{2} \right)$$
 . ....(3)

$$L_1$$
:  $y = V_A$  (  $\frac{\theta - 7.5}{7.5} + \frac{1}{2}$  ) .....(4)

$$L_2$$
:  $y = V_A \left( -\frac{\theta - 15}{7.5} + \frac{1}{2} \right)$  .....(5)

L<sub>3</sub>: 
$$y = V_A \left( \frac{\theta - 22.5}{7.5} + \frac{1}{2} \right)$$
 .....(6)

L<sub>4</sub>: 
$$y = V_A \left( -\frac{\theta - 30}{7.5} + \frac{1}{2} \right)$$
 .....(7)

これらの方程式を連立させて解くと、 $\theta_1=8.57143^\circ$ 、 $\theta_2=13.3333^\circ$ 、 $\theta_3=25.7143^\circ$ 、 $\theta_4=26.6667^\circ$ が求められる。

一般に〔-φo, φo〕間のパルス数をNとすれば、

る。

台形波 B は第 3 図に示されるインパータ回路 3 の出力既圧波形の平均値と相似であり、位相  $(-\varphi_0$ ,  $\varphi_0$ ) では正の傾きをもち位相  $0^\circ$ では中間値( $V_A$ /2)となる。

三角波 A の周波数は位相(-90,90) におけるパルス数で決まるもので、例示の場合(290) の間に4個のパルスがあるので、

である。三角波 Aは 位相  $0^\circ$  , 位相  $(\pm \phi_0)$  で中間 値  $(V_A/2)$  となり、このときの傾きは負の値となるような位相につねに同期している。

第2図()は三角波Aと台形波Bの交点から決定されたPWM制御信号であり、位相0°に対して対称である。

このPWM制御信号が第3図に示したサイリスタ TH1の通電信号となり、Hレベル時にターンオン信号。Lレベルのときにターンオフ信号が与えられる。サイリスタ TH4 の通電信号はサイリスタ

$$L_0: y = V_A \left( \frac{\theta}{2 \sigma_0} + \frac{1}{2} \right)$$
 .....(8)

$$L_{2i-1}$$
:  $y = V_A \left\{ \frac{\theta - (2i-1) d \varphi_0}{d \varphi_0} + \frac{1}{2} \right\}$  ....(9)

ただし 
$$i=1.2.....$$
、 $\frac{N}{2}$ (Nは偶数)  $4\varphi_0=\frac{\varphi_0}{N}$  .....(1)

したがって、位相 $\theta_1 \sim \theta_N$ は上式を達立してつぎのように求められる。

このように式(2) 、(3)により全ての場合についてパルス位相の $(\theta_{2i-1})$ 、 $(\theta_{2i})$  が求まっているから、これらの情報を半導体メモリーに貯わえておくことより、VVVFインパータの基本波位相に同期さ

せて読み出す方式とすれば簡便である。また、アナログ・ディジタルのハイブリッド回路を用いることから、第2図に示した三角液 A を発生させてコンパレータにより( $\theta_{2i-1}$ )、( $\theta_{2i}$ ) が得られることは勿論である。なお、位相  $180^\circ$ 前後のパルス位相は、液形全体が  $90^\circ$  に関して対称であることを用い同様に求めることができる。

# (発明の効果)

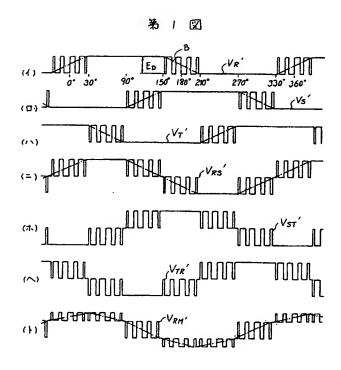
以上説明した如く本発明によれば、VVVF 電圧 形インパータによる交流電動機の一パルス領域も しくは出力電圧一定領域において抑制し得なかっ た低次高調波を、基本波電圧を殆ど犠性にするこ となく格別に低減し得る電圧形インパータの制御 方法を提供できる。

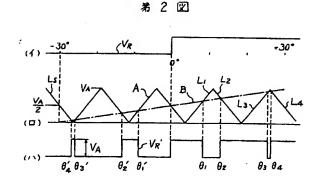
# 4. 図面の簡単な説明

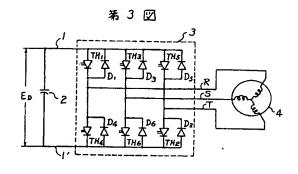
第1 図および第2 図は本発明が適用された一例の一パルス領域の波形を示す図およびPWM波形の発生方法を説明するため示した部分拡大図、第3 図は本発明に係る電圧形インパータの主回路構成例を示す接続図、第4 図は従来方式の一パルス領

域の波形例を示す図である。

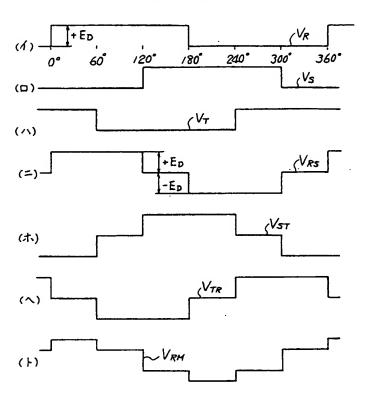
> 特 許 出 顧 人 東洋電機製造株式会社 代表者 土 井 厚







第 4 図



# METHOD OF CONTROLLING VOLTAGE TYPE INVERTER

Patent number:

JP61139296

**Publication date:** 

1986-06-26

Inventor:

MIYASHITA ICHIRO

Applicant:

TOYO ELECTRIC MFG CO LTD

Classification:

- international:

H02M7/48; H02P27/06; H02M7/48; H02P27/04; (IPC1-

7): H02M7/48

- european:

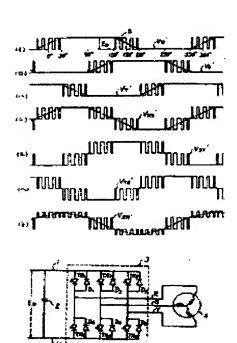
H02M7/48; H02P27/06

Application number: JP19840260061 19841211 Priority number(s): JP19840260061 19841211

Report a data error here

### Abstract of JP61139296

PURPOSE: To reduce a low frequency pulsating voltage by pulse-width modulating to linearly regulate between zero and the maximum value in the average value of a phase voltage in the prescribed phase before and after one period 360 deg. of the output voltage of an inverter. CONSTITUTION:A DC voltage ED from positive and negative buses 1, 1' is supplied through a filter capacitor 2 to an inverter 3 to PWM-control the inverter, thereby driving a motor 4. At this time, the average value of the phase voltage is PWMcontrolled to increase or decrease linearly between zero and the maximum value in the phase before and after one period 360 deg. of the output voltage of the inverter to vary the average value of the output voltage in a trapezoidal shape. Thus, a low order harmonic wave can be particularly reduced without almost sacrificing basic wave voltage.



Data supplied from the esp@cenet database - Worldwide

Docket # ZTP03P01872	
Applic. #	
Applicant: De Filipo	Osta 2ic

Lerner Greenberg Stemer LLP
Post Office Box 2480
Hollywood, FL 33022-2480
Tel: (954) 925-1100 Fax: (954) 925-1101